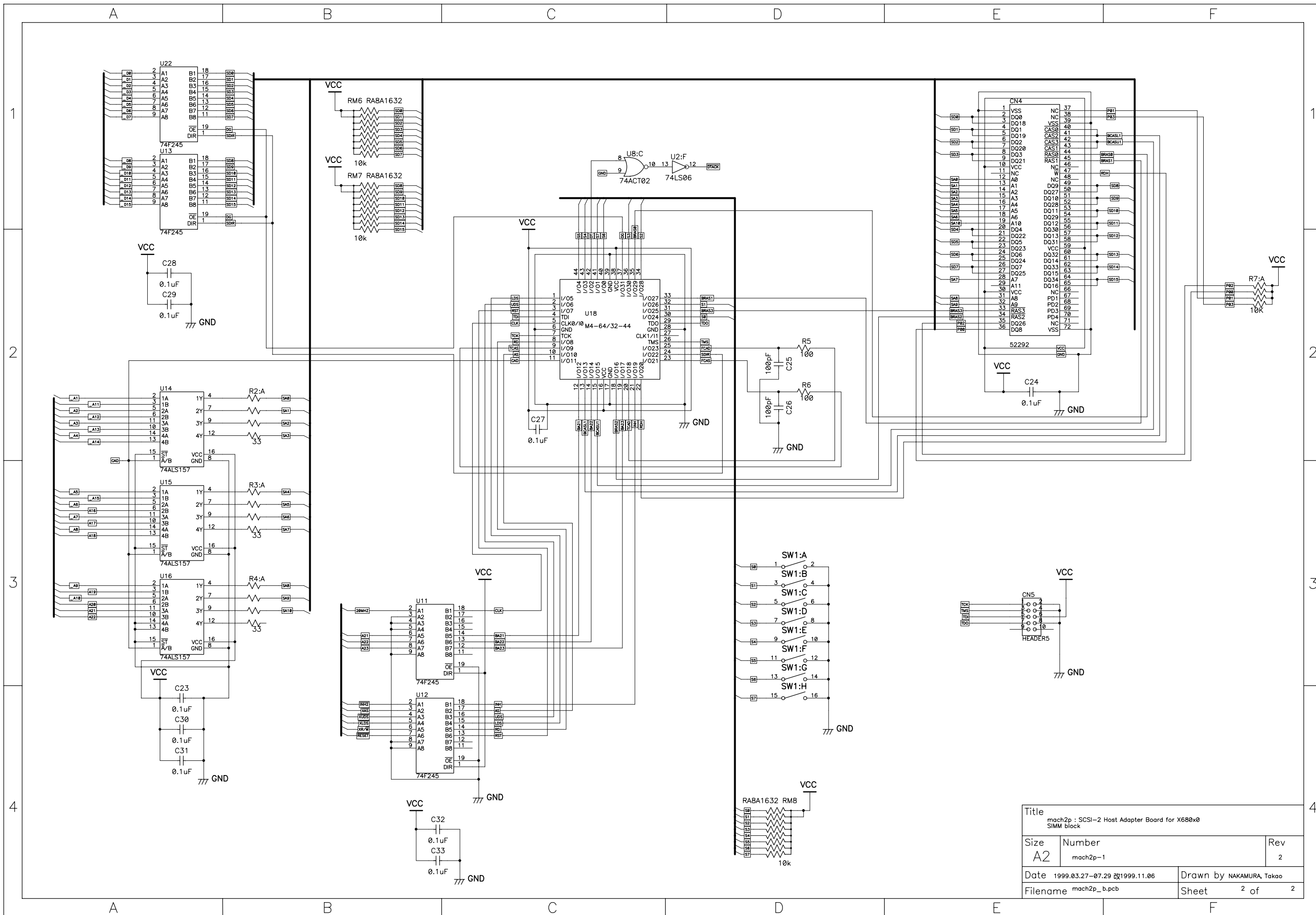


- REV.2 1999.11.06 変更2-1:SW1用のプルアップ抵抗 (RM8) を追加
- REV.1 1999.10.02 変更1-10:その他バグを修正
 1999.10.02 変更1-9:SW1 (DIP SW AGS-8104) を増設
 1999.10.02 変更1-8:3.3VMMノットをolex522からolex523のように修正
 1999.10.02 変更1-7:タイオードの裏面接続パターンを修正
 1999.10.02 変更1-6:ispLSI1016_2032をPLCCからTOFPに変更
 1999.10.02 変更1-5:メモリ部のデータDIRをSDIRとして分岐
 1999.10.02 変更1-4:U19,U23 (74F541) をU11,U12 (74F245) に変更
 1999.10.02 変更1-3:U17 (74F245) をU11 (74F245) に変更
 1999.10.02 変更1-2:U20の方向を修正
 1999.10.02 変更1-1:MB86604AのクロックをCMOSレベルで供給するよう変更

Title mach2p : SCSI-2 Host Adapter Board for X680x8 SCSI block		
Size A2	Number mach2p-1	Rev 2
Date 1999.03.27-07.29 改1999.11.06	Drawn by NAKAMURA, Takao	
Filename mach2p_b.pcb	Sheet 1 of 2	



Title mach2p : SCSI-2 Host Adapter Board for X680x0 SIMM block		
Size A2	Number mach2p-1	Rev 2
Date 1999.03.27-07.29 改1999.11.06	Drawn by NAKAMURA, Takao	
Filename mach2p_b.pcb	Sheet 2 of 2	